



Docket No.: 8733.396.00
(PATENT)

#5
Priority Dec
8/25/02

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Kyo H. MOON, et al.

Application No.: 09/784,088

Group Art Unit: 2812

Filed: February 16, 2001

Examiner: Q. Huang

For: A METHOD OF PREVENTING A DATA PAD
OF AN ARRAY SUBSTRATE FROM
OVERETCHING

RECEIVED
JUL 18 2002
CC 2600 MAIL ROOM

CLAIM FOR PRIORITY AND SUBMISSION OF DOCUMENT

Commissioner for Patents
Washington, DC 20231

Dear Sir:

Applicant hereby claims priority under 35 U.S.C. 119 based on the following prior foreign application filed in the following foreign country on the date indicated:

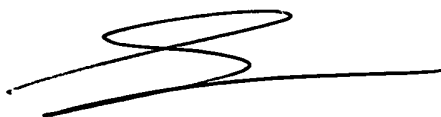
Country	Application No.	Date
Korea, Republic of	2000-8041	February 19, 2000

In support of this claim, a certified copy of the said original foreign application is filed herewith.

Dated: July 17, 2002

Respectfully submitted,

By


Song K. Jung
Registration No.: 35,210



30827

PATENT TRADEMARK OFFICE

MCKENNA LONG & ALDRIDGE LLP
1900 K Street, N.W.
Washington, DC 20006
(202) 496-7500
Attorneys for Applicants



대한민국 특허청

KOREAN INDUSTRIAL PROPERTY OFFICE

RECEIVED
JUL 18 2002
TC 2800 MAIL ROOM

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

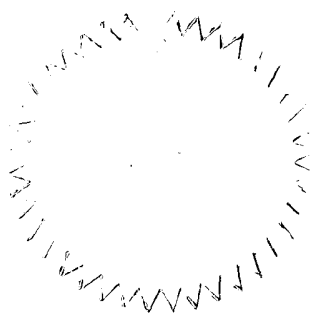
This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Industrial
Property Office.

출원번호 : 특허출원 2000년 제 8041 호
Application Number

출원년월일 : 2000년 02월 19일
Date of Application

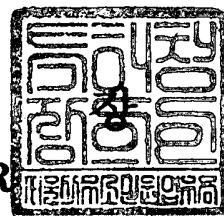
출원인 : 엘지.필립스 엘시디 주식회사
Applicant(s)

2001 년 01 월 15 일



특 허 청

COMMISSIONER



【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0003
【제출일자】	2000.02.19
【발명의 명칭】	액정표시장치용 어레이기판의 데이터패드 과식각 방지방법
【발명의 영문명칭】	method for preventing overetch a data pad of array substrate for liquid crystal display device
【출원인】	
【명칭】	엘지 .필립스엘시디주식회사
【출원인코드】	1-1998-101865-5
【대리인】	
【성명】	정원기
【대리인코드】	9-1998-000534-2
【포괄위임등록번호】	1999-001832-7
【발명자】	
【성명의 국문표기】	문교호
【성명의 영문표기】	MOON,KYO-HO
【주민등록번호】	700309-1794011
【우편번호】	702-250
【주소】	대구광역시 북구 동천동 880-1 영남2차 106/703
【국적】	KR
【발명자】	
【성명의 국문표기】	류순성
【성명의 영문표기】	YOO,S00N-SUNG
【주민등록번호】	661229-1228318
【우편번호】	730-330
【주소】	경상북도 구미시 황상동 금봉타운 202동 501호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 기 (인) 정원

【수수료】

【기본출원료】	20	면	29,000	원
---------	----	---	--------	---

【가산출원료】	4	면	4,000	원
---------	---	---	-------	---

【우선권주장료】	0	건	0	원
----------	---	---	---	---

【심사청구료】	0	항	0	원
---------	---	---	---	---

【합계】	33,000	원		
------	--------	---	--	--

【첨부서류】

1. 요약서·명세서(도면)_1통

【요약서】**【요약】**

본 발명은 액정표시장치의 어레이기판에 관한 것이며, 4 마스크 공정과 5 마스크 공정 및 6 마스크 공정에서 상기 어레이기판 상에 서로 다른 층에 형성되는 게이트패드와 데이터패드 상부의 다중층을 식각하는 방식에 관한 것이다.

상기 데이터 패드 상부에 적층된 n 층과 상기 데이터패드 상부에 적층된 $n-2$ 층 또는 $n-1$ 층을 동시에 식각하기 위해, 포토리소그래피 공정 중 상기 데이터 패드상부에 소정 두께의 포토레지스트를 남겨, 상기 게이트패드의 상부층과 상기 데이터패드의 상부층의 식각비를 유사하게 맞춘다.

이와 같은 방법을 이용하면, 데이터패드의 과식각이나 표면 데미지를 막아 접촉불량을 방지할 수 있으므로 화소불량에 의한 얼룩불량이 발생하지 않는 액정표시장치를 제작할 수 있다.

【대표도】

도 3c

【명세서】

【발명의 명칭】

액정표시장치용 어레이기판의 데이터패드 과식각 방지방법{method for preventing overetch a data pad of array substrate for liquid crystal display device}

【도면의 간단한 설명】

도 1은 4마스크 공정으로 완성된 액정표시장치용 어레이기판의 일부 평면도이고,

도 2a 내지 도 2d는 도 1의 I-I, II-II, III-III를 따라 절단한 공정단면도이고,

도 3a 내지 도 3f는 도 1의 I-I, II-II, III-III를 따라 절단한 본 발명의 제 1 실

시예에 따른 공정단면도이고,

도 4a 내지 도 4c는 도 1의 II-II, III-III를 따라 절단한 본 발명의 제 2 실시예에 따른 공정단면도이다.

<도면의 주요부분에 대한 간단한 설명>

111 : 기판 115 : 게이트패드

126 : 데이터패드 127 : 제 2 절연층

129 : 포토레지스트

【발명의 상세한 설명】**【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

<9> 본 발명은 박막트랜지스터형 액정표시장치(TFT-LCD)의 어레이기판에 관한 것으로, 동일층에 형성되지 않는 게이트패드(gate pad)와 데이터패드(data pad)의 상부 절연층을 식각하는 과정에서 상기 데이터패드의 과식각(over etching)을 방지하는 방법에 관한 것이다.

<10> 일반적으로, 액정표시장치는 크게 표시부(display part)와 패드부(pad part)로 나눌 수 있다.

<11> 상기 표시부는 액정패널(LC Panel)로서 액정을 사이에 둔 두개의 투명기판으로 구성되며, 이러한 액정패널의 한쪽 기판에는 공통전극(common electrode)이 형성되고, 다른쪽 기판은 어레이기판으로서 복수개의 화소(Pixel)에 대응하여 각 화소를 구동하는 다수의 박막트랜지스터가 형성된다.

<12> 또한, 상기 박막트랜지스터를 구성하는 게이트전극과 소스전극에 각각 연결되는 게이트배선과 데이터배선이 서로 교차하여 형성된다.

<13> 상기 패드부는 상기 게이트배선에 신호전압(signal voltage)을 인가하는 게이트패드(gate pad)와 상기 소스배선에 데이터전압(data voltage)을 인가하는 소스패드(source pad)로 구성된다.

<14> 일반적으로, 상기 게이트패드는 상기 표시부의 양측에 접하여 각각 구성되고, 소스패드는 상기 게이트패드와 마주보지 않는 일측에 접하여 구성된다.

- <15> 전술한 어레이기판을 형성하기 위해서는 공정별로 증착(deposition), 포토리소그래피(photo-lithography) 등을 반복하면서 각각의 요소들을 형성하게 된다.
- <16> 상기 공정 중 식각공정은 식각방법에 따라 식각되는 방향이 정해 지며, 식각되는 물질에 따라 식각되는 수단도 달라질 수 있다.
- <17> 예를 들어, 식각방법은 크게 건식식각(dry etching)과 습식식각(wet etching)으로 나눌 수 있으며, 상기 습식식각은 등방적으로 식각됨으로 측면식각이 동시에 행해지는 것이 특징이다.
- <18> 반대로 상기 건식식각은 비등방적 식각이 필요한 경우에 많이 행하게 된다.
- <19> 일반적으로 상기 습식식각은 화학약품을 식각액으로 사용하나, 상기 건식식각은 식각액이 아닌 가스를 이용하여 식각을 하게된다.
- <20> 예를 들면, 식각가스를 플라즈마(plasma) 상태로 두어 상기 식각가스와 식각될 부분의 물질이 반응하도록 하여 식각부분을 제거하는 경우와, 이온빔(Ion beam)을 이용하여 식각부분을 제거하는 경우 등을 들 수 있다.
- <21> 이하 도면을 참조하여 전술한 구성에 대해 알아보도록 한다.
- <22> 도 1은 4마스크 공정을 통해 형성된 종래의 어레이기판의 일부 평면도이다.
- <23> 도시한 바와 같이, 액정표시장치의 어레이기판(9)을 구성하는 요소는 크게 박막트랜지스터(A)와 화소(P)와 게이트패드(11)와 게이트배선(13)과 데이터패드(15)를 포함하는 데이터배선(19)을 포함한다.
- <24> 상기 박막트랜지스터(A)는 소스전극(17)과 드레인전극(18)과, 이 두전극 사이에 채널역할을 하는 액티브층(16)과, 게이트전극(10)으로 구성되며, 상기 게이트전극(10)은

상기 게이트배선(13)에서 소정의 면적으로 돌출연장하여 형성하고, 상기 소스전극(17) 또한, 상기 데이터배선(19)의 일부에서 돌출 연장하여 형성한다.

<25> 또한, 상기 게이트패드(gate pad)(11)와 데이터패드(data pad)(15)는 신호를 받거나 보내는 역할을 한다.

<26> 이때, 상기 데이터패드(15)는 상기 게이트패드(11)의 상위층에 형성된다.

<27> 이하 도면을 참고로 하여 종래의 데이터패드와 게이트패드의 형성공정에 대해 설명한다.

<28> 도 2a 내지 도 2d는 도 1의 I-I, II-II, III-III를 따라 절단한 공정 단면도이다.

<29> 전술한 도 1의 구성을 참조로 이하 데이터패드와 게이트패드의 대략적인 공정과정을 설명하도록 한다.

<30> 먼저, 기판(9) 상에 알루미늄(Al), 알루미늄 합금(Al alloy), 크롬(Cr), 텅스텐(W) 등의 도전성금속을 증착하여 제 1 도전성 금속층(미도시)을 형성한다.

<31> 다음은 제 1 마스크를 이용한 포토리소그래피 공정으로, 도시하지는 않았지만, 상기 제 1 도전성 금속층(미도시) 상에 포토레지스트(미도시)를 도포하고; 상기 제 1 마스크를 이용하여 노광(exposure)하는 과정을 거쳐 소정형태로 패터닝한다.

<32> 다음으로, 상기 포토레지스트가 식각되어 노출된 금속을 식각한 후, 상기 식각되지 않은 금속 상부에 도포된 나머지 포토레지스트(미도시)를 제거하는 과정을 거쳐 도 2a에 도시한 바와 같이, 게이트배선(도 1의 13)과 상기 게이트배선에서 일 방향으로 돌출 형성된 게이트전극(10)을 형성하고, 상기 게이트배선의 끝단에는 소정면적으로 연장된 게이트패드(11)가 형성된다.

- <33> 다음으로, 상기 게이트전극(10) 등이 형성된 기판의 전면에서 제 1 절연층(26)과 진성반도체층과 불순물 반도체층을 포함한 반도체층(27)과 제 2 도전성 금속층(24)을 연속적으로 적층한다.
- <34> 도 2b는 제 2 마스크공정으로서, 제 1 마스크공정에서와 같은 포토리소그래피공정을 거쳐 상기 제 2 도전성 금속층(24)을 패터닝하여, 상기 반도체층(27)과 평면적으로 겹쳐지는 데이터배선(19)과 상기 데이터배선(19)에서 상기 게이트전극(10)의 상부로 돌출 형성된 소스전극(17)과 이와는 소정간격 이격된 드레인전극(18)과 상기 데이터배선(19)의 끝단에서 소정면적으로 연장된 데이터패드(15)를 형성한다.
- <35> 다음으로, 상기 데이터배선(19) 등이 형성된 기판(9)의 전면에서 절연물질을 증착하여 제 2 절연층(31)을 형성한다.
- <36> 상기 제 2 절연층(31)이 형성되면, 상기 게이트패드(11) 상부에는 제 1 절연층(12)과 반도체층(27)과 제 2 절연층(31)이 적층된 구조가 되고, 상기 드레인전극(18)과 상기 데이터패드(15) 상부에는 제 2 절연층(31)이 증착된 구조가 된다.
- <37> 도 2c는 제 3 마스크 공정으로서, 상기 제 2 절연층(31)을 패터닝하는 공정이다.
- <38> 도시한 바와 같이, 상기 제 2 절연층 상에 포토레지스트(33)를 도포한 후, 제 3 마스크를 이용한 노광공정을 거쳐 상기 마스크에 가려지지 않고 빛에 노광된 부분만이 제거된다.
- <39> 상기 포토레지스트(33)가 제거되어 노출된 층을 패터닝하게 되는데, 이때 상기 게이트패드(11)상부의 제 1 절연층(12), 반도체층(27)과 제 2 절연층(31)과, 상기 드레인전극(18)과 상기 데이터패드(15) 상부의 제 2 절연층(31)을 동시에 건식식각 방법으로

식각한다.

<40> 이 때, 상기 데이터패드(15)의 상기 제 2 절연층의 식각이 완료되어도, 상기 게이트패드(11) 상부의 반도체층(27)과 상기 제 1 절연층(12)의 식각은 계속된다.

<41> 따라서, 상기 게이트패드(11) 상부에 적층된 층들이 모두 식각 될 때까지 상기 데이터패드(15)는 계속 데미지(damage)를 받게된다.

<42> 이 때, 상기 데이터패드(15)를 형성하는 금속이 몰리브덴(Mo) 또는 티타늄(Ti)과 같이 건식식각 시 식각이 잘되는 도전성 금속으로 형성되었을 경우, 도시한 바와 같이, 상기 데이터패드(15)가 식각되어 식각비는 맞추어 지지만 추후에 형성되는 전극과의 접촉면적이 줄어들기 때문에 상기 데이터패드의 저항이 증가되는 단점이 있다.

<43> 한편으로, 크롬(Cr)과 같이 건식식각(etching)이 잘 되지않는 금속을 사용하였을 경우, 도 2d에 도시한 바와 같이, 상기 게이트패드(15) 상부에 적층된 다중층이 식각 될 동안 플라즈마와 같은 식각수단에 의해 상기 일부 드레인전극(18) 상부와 상기 데이터패드(15)의 표면이 데미지를 입게 됨으로 추후에 형성되는 전극과의 접촉저항이 증가해 불량이 발생할 수 있다.

【발명이 이루고자 하는 기술적 과제】

<44> 따라서 전술한 바와 같은 문제점을 해결하기 위해 본 발명은 일반적인 공정을 그대로 이용하면서, 상기 데이터패드에 데미지를 입히지 않고 액정표시장치용 어레이기판을 제작하는 방법을 제안하는데 그 목적이 있다.

【발명의 구성 및 작용】

<45> 전술한 바와같은 목적을 달성하기 위한 본 발명에 따른 액정표시장치용 어레이기판은 기판을 준비하는 단계와; 상기 기판 상에 게이트배선, 게이트전극, 게이트패드를 형성하는 단계와; 상기 게이트배선과 게이트전극과 게이트 패드가 형성된 기판의 전면에 제 1 절연층과 반도체층과 도전성 금속층을 적층하는 단계와; 상기 도전성 금속층을 패턴하여 소스전극, 드레인전극, 데이터패드를 형성하는 단계와; 상기 소스전극과 드레인전극과 데이터패드가 형성된 기판의 전면에 제 2 절연층을 형성하는 단계와; 상기 제 2 절연층 상에 포토레지스트를 도포하는 단계와; 마스크를 이용하여 상기 포토레지스트를 노광하는 과정에서, 상기 게이트패드 상부의 일부 포토레지스트는 모두 식각되고, 데이터패드 상부의 포토레지스트는 부분 노광에 의해 소정의 두께만큼 남도록 상기 포토레지스트를 패터닝하는 단계와; 상기 게이트패드 상부의 제 2 절연층과 반도체층이 식각되는 동안 상기 데이터패드 상부의 포토레지스트가 식각되고, 연속으로 상기 게이트패드 상부의 제 1 절연층과 상기 데이터패드 상부의 제 2 절연층이 동시에 식각되는 단계를 포함한다.

<46> 상기 데이터패드 상부의 포토레지스트는 하프턴 마스크 패턴에 의해 노광되는 것을 특징으로 한다.

<47> 상기 데이터패드 상부의 포토레지스트는 슬릿이 형성된 마스크패턴에 의해 노광되는 것을 특징으로 한다.

<48> 상기 데이터패드 상부에 부분노광에 의해 남겨진 포토레지스트의 두께는 500 Å ~ 5000 Å 인 것을 특징으로 한다.

<49> 본 발명의 특징에 따른 애정표시장치 어레이기판 제조방법은 제 1 절연층과 제 2 절연층이 적층된 게이트패드와, 상기 제 2 절연층이 적층된 데이터패드를 포함하는 어레이기판을 구비하는 단계와; 상기 기판의 전면에 포토레지스트를 증착하는 단계와; 마스크를 이용하여 상기 포토레지스트를 노광하는 과정에서, 상기 데이터패드 상부만 부분 노광되어, 상기 게이트패드 상부의 일부 포토레지스트는 모두 식각되고, 데이터패드 상부의 포토레지스트는 소정의 두께만큼 남는 상기 포토레지스트 패터닝 단계와; 상기 패터닝된 포토레지스트를 식각방지막으로 하여, 상기 노출된 게이트패드 상부의 제 1 절연층과 제 2 절연층을 식각하는 동시에, 상기 데이터패드 상부의 포토레지스트와 제 2 절연층을 식각하는 단계를 포함한다.

<50> 상기 데이터패드 상부의 포토레지스트는 하프턴 마스크 패턴에 의해 노광되는 액정표시장치용 어레이기판 제조방법.

<51> 이하 첨부한 도면을 참조하여 본 발명에 따른 실시예를 설명한다.

<52> -- 제 1 실시예--

<53> 본 발명의 제 1 실시예는 4 마스크 공정 시 상기 게이트패드와 상기 데이터패드 상부의 다중층을 동시에 식각하는 과정에서, 포토리소그래피 공정에 사용되는 포토레지스트를 사용하여 식각비를 맞춤으로서 상기 데이터패드의 과식각을 방지하는 방법을 제안한다.

<54> 도 3a 내지 도 3d는 도 2의 I-I, II-II, III-III를 따라 절단한 본 발명에 따른 공정 단면도이다. (부호는 종래와 본 발명의 구별을 위해 다르게 첨부한다)

<55> 도 3a 내지 도 3b의 공정은 전술한 도 2a 내지 도 2b의 공정과 같음으로 간략하게 설명한다.

<56> 먼저, 도 3a는 제 1 마스크 공정으로서, 전술한 바와 같은 도전성 금속을 증착하여 제 1 도전성 금속층(미도시)을 형성하고 이를 패터닝하여, 게이트배선(미도시)과 게이트전극(113)과 게이트패드(115)를 형성한다.

<57> 다음으로, 상기 게이트배선(미도시) 등이 형성된 기판(111)의 전면에 전술한 바와 같은 절연물질을 증착하여 형성한 제 1 절연층(117)과, 진성 반도체층과 불순물 반도체층을 포함하는 반도체층(119)과, 제 2 도전성 금속층(121)을 적층한다.

<58> 다음으로, 도 3b는 제 2 마스크 공정으로서, 상기 제 2 도전성 금속층(121)을 패터닝하여 소스배선(122)과 소스전극(123)과 드레인전극(125)과 데이터패드(126)를 형성한다.

<59> 다음으로, 상기 소스전극(123)등이 형성된 기판(111)의 전면에 실리콘 질화막(SiN_x)과 실리콘 산화막(SiO_2)등의 무기절연물질과 경우에 따라서는 아크릴(acryl), BCB등의 유기절연물질을 증착하여 제 2 절연층(127)을 형성한다.

<60> 결과적으로, 상기 게이트패드(115) 상부에는 제 1 절연층(117)과 반도체층(119)과 제 2 절연층(127)이 적층되어 있으며, 상기 드레인전극(125) 상부와 상기 데이터패드(126)상부에는 제 2 절연층(127)이 증착된 구조가 된다.

<61> 다음으로, 도 3c는 제 3 마스크 공정으로 상기 각 패드 상부에 적층된 절연층을 식각하는 공정이다.

<62> 따라서, 도 2a에서 설명한 바와 같이, 포토리소그래피 공정을 거쳐 식각을 행하게

된다.

- <63> 먼저, 상기 제 2 절연층(127) 상에 포토레지스트(photo-resist)(129)를 도포한다.
- <64> 다음으로, 제 3 마스크를 이용한 노광공정을 거쳐, 상기 도포된 포토레지스트(129)를 노광하여 패터닝한다.
- <65> 이때, 상기 데이터패드(126) 상부는 하프 톤 마스크(half tone mask), 또는 회절슬릿을 이용하여 소정 두께만큼만 노광시킨다.
- <66> 상기 하프톤 마스크패턴은 일반적인 마스크 패턴에 비해, 두께를 얇게 하거나 빛을 소정양만 투과하도록 하는 물질로 패턴을 형성한 것이다.
- <67> 따라서, 본 노광공정에 필요한 제 3 마스크의 경우, 상기 데이터패드를 가리는 마스크 패턴물질은 전술한 바와 같이 빛을 일부만 투과하도록 하는 물질로 패턴을 형성하면 된다.
- <68> 그렇게 되면, 본 발명에서 의도한 대로, 상기 게이트패드상부의 포토레지스트는 빛에 의해 완전히 차단되고, 상기 데이터패드 상부의 포토레지스트는 일부만 노광되는 결과를 얻을 수 있다.
- <69> 이러한 효과는, 상기 데이터패드 상부를 가리는 마스크 패턴에 슬릿을 구성하여도 가능하다.
- <70> 즉, 패턴에 가느다란 슬릿을 구성하여, 빛이 상기 슬릿을 통해 회절하도록 함으로써 빛의 강도를 약화시켜, 상기 데이터패드 상부의 포토레지스트가 일부만 노광 되도록 하는 방법을 사용할 수 있다.

- <71> 전술한 바와 같은 마스크 패턴 구성에 의해, 상기 데이터패드 상부에서 A 부분처럼 식각되지 않고 남은 포토레지스트가 존재하게 되고, 두께는 약 500Å~5000Å 정도이다.
- <72> 그러므로, 도 3d에 도시한 바와 같이, 상기 게이트패드(115) 상부의 제 2 절연층 (127)과 반도체층(119)이 식각되는 동안 상기 데이터패드(126)상부의 포토레지스트(129)의 식각이 완료된다.
- <73> 결과적으로, 상기 게이트패드(115) 상부에는 제 1 절연층(119)이 남고, 상기 데이터패드(126) 상부는 동시에 제 2 절연층(127)이 남게 된다.
- <74> 다음으로, 도 3e에 도시한 바와 같이 상기 도 3d의 공정에 연속으로 상기 게이트패드(126) 상부의 제 1 절연층(119)과 상기 데이터패드(126) 상부의 제 2 절연층(127)과 상기 드레인전극(125) 상부의 제 2 절연층(127)이 식각되어, 상기 드레인전극(125) 상부에는 드레인콘택홀(129)을 형성하고, 상기 게이트패드(115)와 상기 데이터패드(126) 상부에는 각각 게이트패드 콘택홀(131)과 데이터패드 콘택홀(133)을 형성한다
- <75> 따라서, 종래와는 달리 상기 데이터패드의 과식각이나 표면 데미지는 발생하지 않는다.
- <76> 다음으로, 도 3f는 제 4 마스크 공정으로, 상기 패터닝된 제 2 절연층(127) 상에 인듐-틴-옥사이드(ITO)와 인듐-징크-옥사이드(IZO)와 같은 투명 도전성금속을 증착하고 패터닝하여, 상기 드레인전극 콘택홀(129)을 통해 상기 드레인전극(125)과 접촉하는 화소전극(135)과, 상기 게이트패드 콘택홀(131)을 통해 상기 게이트패드(115)와 접촉하는 아일랜드형태의 게이트패드 단자(137)와, 상기 데이터패드 콘택홀(133)을 통해 상기 데이터패드(126)와 접촉하는 아일랜드 형태의 데이터패드 단자(139)를 형성한다.

<77> 전술한 바와 같은 방법으로 4마스크 공정에서, 상기 서로 다른 층이 적층된 게이트 패드와 데이터패드의 상부를 식각비의 차이 없이 식각할 수 있으므로, 상기 데이터패드 의 과식각을 방지 할 수 있다.

<78> 이와 같은 방법은 이하 설명하는 5 마스크 공정 과 6 마스크 공정에서도 사용가능 하다.

<79> -- 제 2 실시예 --

<80> 본 발명의 제 2 실시예는 제 5 마스크 공정과 제 6 마스크 공정에서 전술한 방법을 이용한 게이트패드와 데이터패드 상부의 다중층 식각방법을 제안한다.

<81> 제 5 마스크 공정이나 제 6 마스크 공정에서는 전술한 공정에서 액티브층이 독립적 으로 패터닝 되므로, 상기 게이트패드 상부에는 제 1 절연층과 제 2 절연층이 적층된 구 조이며, 상기 데이터패드 상부에는 제 2 절연층이 적층된 구조로 형성된다.

<82> 이와 같은 구조에서 상기 데이터패드와 상기 게이트패드 상부에 형성된 다중층의 식각방법을 이하 도 4a 내지 도 4c의 공정 단면도를 참조하여 설명한다.

<83> 먼저, 도 2a에 도시한 바와 같이, 제 2 절연층(227)이 적층된 기판(221)의 상부에 포토레지스트(231)를 도포한다.

<84> 상기 포토레지스트(231)를 마스크를 이용하여 노광하는 과정을 거쳐 패터닝한다.

<85> 이때, 상기 데이터패드(226) 상부는 제 1 실시예에서 전술한 바와 같은 하프 톤 마스크(half tone mask), 또는 회절슬릿을 이용하여 소정 두께 만큼만 노광시킨다.

<86> 따라서, 포토레지스트(231) 패터닝 과정이 끝나면 상기 데이터패드(226)상부에 B부분

과 같이 소정 두께만큼의 포토레지스트가 남게된다.

<87> 다음으로, 도 4b에 도시한 바와 같이, 상기 게이트 패드의(215) 상부의 제 2 절연층(227)이 식각되는 동안 상기 데이터패드(226) 상부에 남아있는 포토레지스트(231)가 제거된다.

<88> 결과적으로, 상기 게이트패드(215) 상부에는 제 1 절연층과(219) 상기 데이터패드(226) 상부에는 제 2 절연층(227)이 남게된다.

<89> 상기 제 1 절연층과 상기 제 2 절연층은 건식식각에 의한 식각비가 유사함으로, 두 층의 식각이 완료되는 시점이 비슷하다.

<90> 결과적으로, 도 4c에 도시한 바와 같이, 상기 게이트패드(215) 상부의 제 1 절연층(219)과 상기 데이터패드(226) 상부의 제 2 절연층(227)이 동시에 식각된다.

【발명의 효과】

<91> 따라서, 본 발명에 따른 액정표시장치용 어레이기판 제조방법은 4 마스크 공정과 5 마스크 공정 및 6 마스크 공정에서 상기 데이터패드의 데미지를 줄일 수 있으므로, 상기 데이터패드에서의 저항불량을 방지하여 액정표시장치의 화소불량이나 얼룩불량을 방지할 수 있으므로 제품의 수율을 향상시키는데 큰 효과가 있다.

1020000008041

2001/1/1

【특허청구범위】**【청구항 1】**

기판을 준비하는 단계와;

상기 기판 상에 게이트배선, 게이트전극, 게이트패드를 형성하는 단계와;

상기 게이트배선과 게이트전극과 게이트 패드가 형성된 기판의 전면에 제 1 절연층과 반도체층과 도전성 금속층을 적층하는 단계와;

상기 도전성 금속층을 패터하여 소스전극, 드레인전극, 데이터패드를 형성하는 단계와;

상기 소스전극과 드레인전극과 데이터패드가 형성된 기판의 전면에 제 2 절연층을 형성하는 단계와;

상기 제 2 절연층 상에 포토레지스트를 도포하는 단계와;

마스크를 이용하여 상기 포토레지스트를 노광하는 과정에서, 상기 게이트패드 상부의 일부 포토레지스트는 모두 식각되고, 데이터패드 상부의 포토레지스트는 부분 노광에 의해 소정의 두께만큼 남도록 상기 포토레지스트를 패터닝하는 단계와;

상기 게이트패드 상부의 제 2 절연층과 반도체층이 식각되는 동안 상기 데이터패드 상부의 포토레지스트가 식각되고, 연속으로 상기 게이트패드 상부의 제 1 절연층과 상기 데이터패드 상부의 제 2 절연층이 동시에 식각되는 단계를

포함하는 4 마스크공정을 이용한 액정표시장치용 어레이기판 제조방법.

【청구항 2】

제 1 항에 있어서,

상기 데이터패드 상부의 포토레지스트는 하프턴 마스크 패턴에 의해 노광되는 액정 표시장치용 어레이기판 제조방법.

【청구항 3】

제 1 항에 있어서,

상기 데이터패드 상부의 포토레지스트는 슬릿이 형성된 마스크패턴에 의해 노광되는 액정표시장치용 어레이기판 제조방법.

【청구항 4】

제 1 항에 있어서,

상기 데이터패드 상부에 부분노광에 의해 남겨진 포토레지스트의 두께는 $500\text{\AA} \sim 5000\text{\AA}$ 인 액정표시장치용 어레이기판 제조방법.

【청구항 5】

제 1 절연층과 제 2 절연층이 적층된 게이트패드와, 상기 제 2 절연층이 적층된 데이터패드를 포함하는 어레이기판을 구비하는 단계와;

상기 기판의 전면에 포토레지스트를 증착하는 단계와;

마스크를 이용하여 상기 포토레지스트를 노광하는 과정에서, 상기 데이터패드 상부

만 부분 노광되어, 상기 게이트패드 상부의 일부 포토레지스트는 모두 식각되고, 데이터 패드 상부의 포토레지스트는 소정의 두께만큼 남는 상기 포토레지스트 패터닝 단계와;

상기 패터닝된 포토레지스트를 식각방지막으로 하여, 상기 노출된 게이트패드 상부의 제 1 절연층과 제 2 절연층을 식각하는 동시에, 상기 데이터패드 상부의 포토레지스트와 제 2 절연층을 식각하는 단계를

포함하는 액정표시장치용 어레이기판의 제조방법.

【청구항 6】

제 5 항에 있어서,

상기 데이터패드 상부의 포토레지스트는 하프턴 마스크 패턴에 의해 노광되는 액정표시장치용 어레이기판 제조방법.

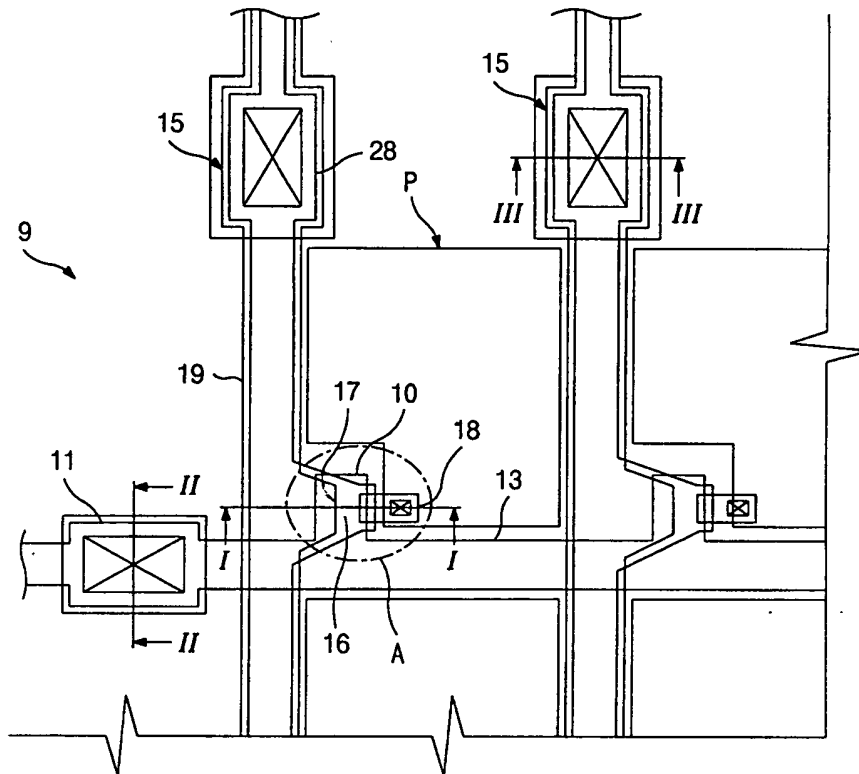
【청구항 7】

제 5 항에 있어서,

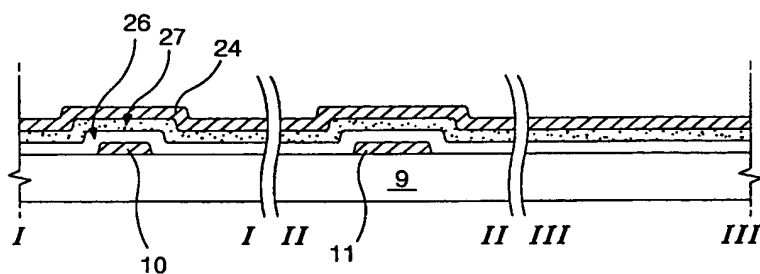
상기 데이터패드 상부의 포토레지스트는 슬릿이 형성된 마스크패턴에 의해 노광되는 액정표시장치용 어레이기판 제조방법.

【도면】

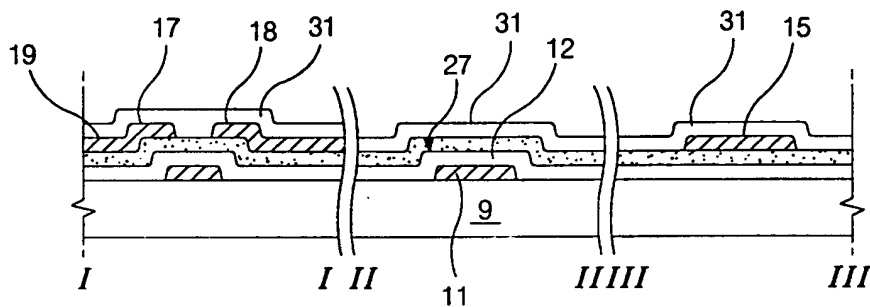
【도 1】



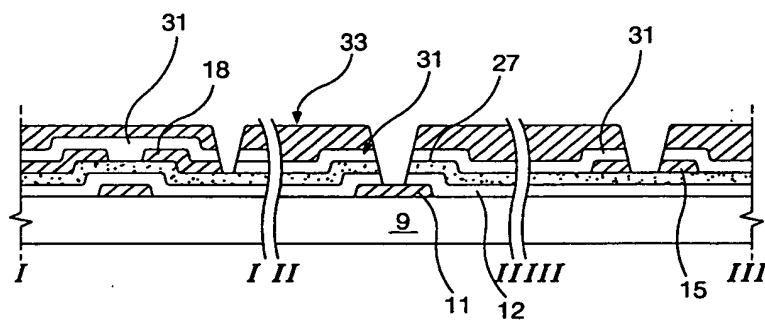
【図 2a】



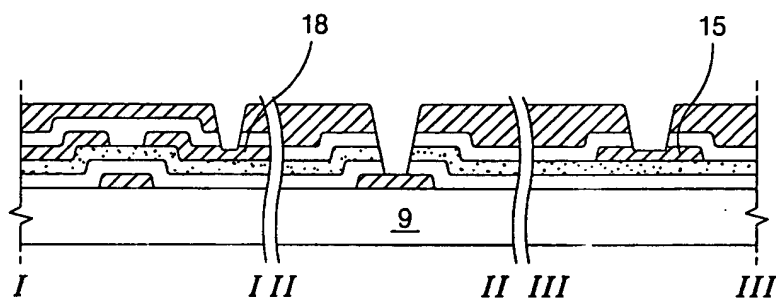
【図 2b】



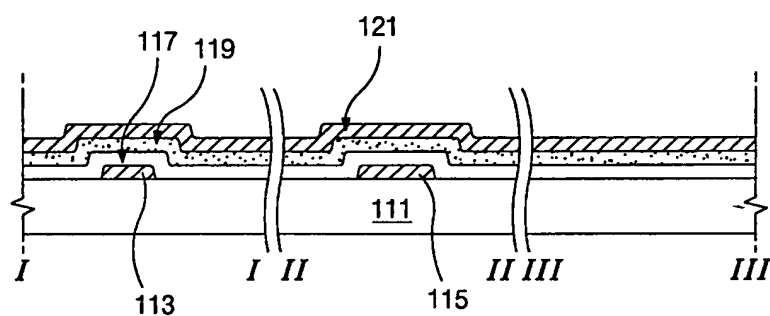
【図 2c】



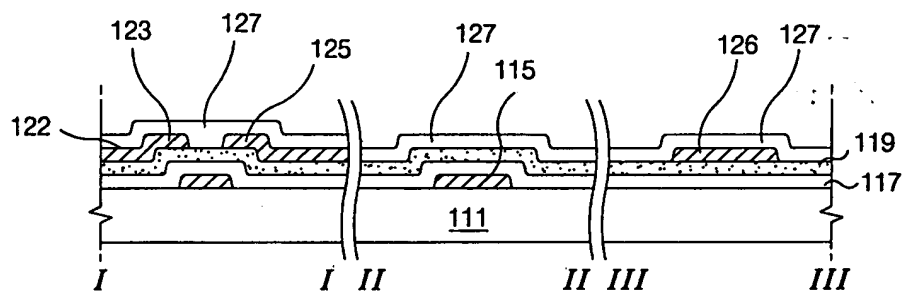
【図 2d】



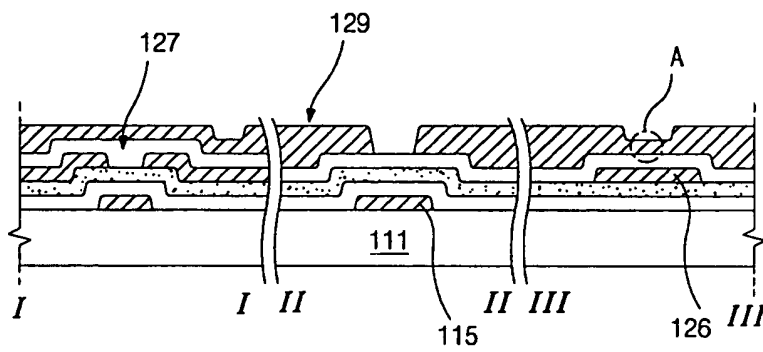
【図 3a】



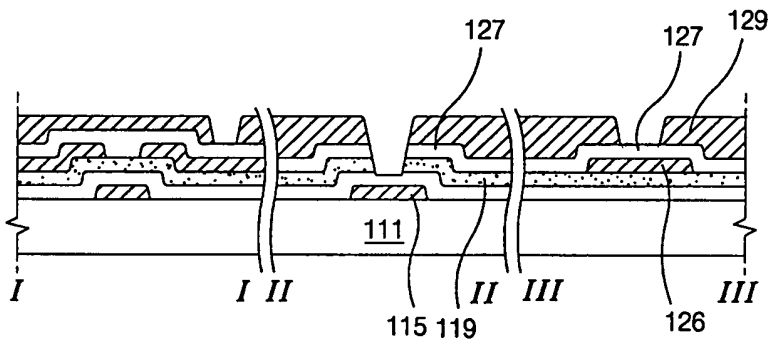
【図 3b】



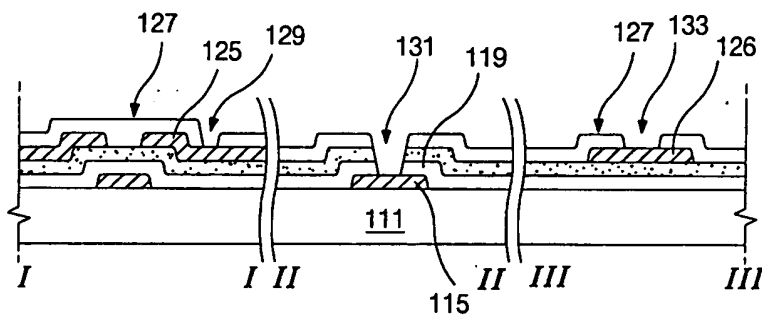
【도 3c】



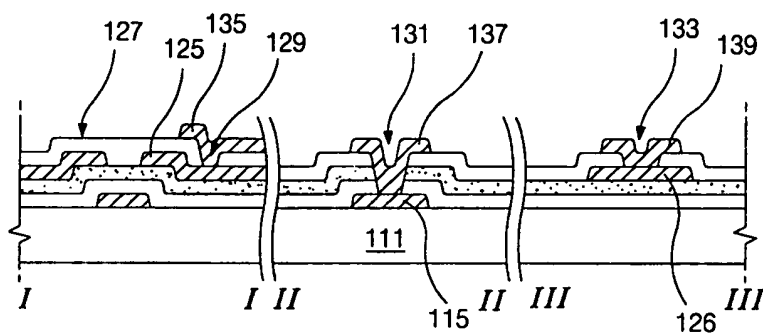
【도 3d】



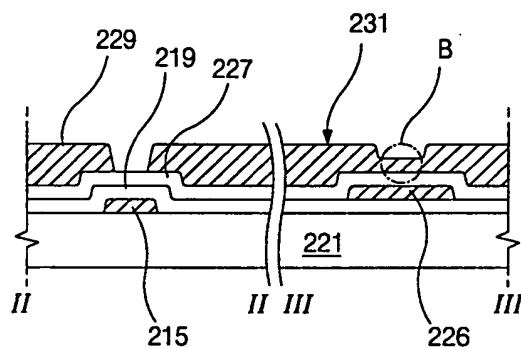
【도 3e】



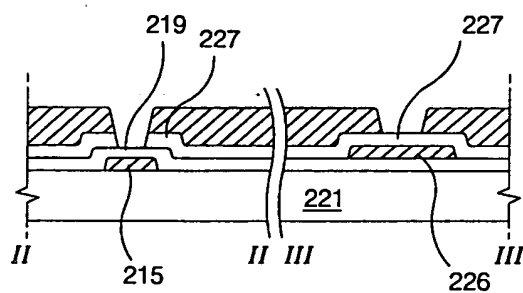
【도 3f】



【도 4a】



【도 4b】



【도 4c】

